POWER SEMICONDUCTOR DEVICE

PUB. NO.: 61-265849 [JP 61265849 A] PUBLISHED: November 25, 1986 (19861125) INVENTOR(s): IMANAKA HIDEYUK!

INVENTOR(s): IMANAKA HIDEYUKI MIYAKE MASANOBU

APPLICANT(s): SHARP CORP [000504] (A Japanese Company or Corporation), JP

(Japan)

APPL NO.: 60-108863 [JP 85108863] FILED: May 20, 1985 (19850520)

INTL CLASS: [4] H01L-023/40

JAPIO CLASS: 42.2 (ELECTRONICS — Solid State Components)

JOURNAL: Section: E, Section No. 499, Vol. 11, No. 119, Pg. 36, April

14, 1987 (19870414)

ABSTRACT

PURPOSE: To reduce the number of component parts and simplify assembling work, by performing the mounting of a power semiconductor device on a heat radiating fin unit for cooling the power semiconductor device by utilizing bonding agent layer having thermal conductivity.

CONSTITUTION: In the inside of a power semiconductor device, an inner circuit substrate 1 is provided. Copper patters 2a, 2b, 2c and 2d are formed on the upper surface. A copper pattern 2e is formed on the lower surface. The inner circuit substrate 1 is stuck to a flat part 7a of a heat radiating fin unit 7 with a bonding agent layer 8 comprising a resin bonding agent having thermal conductivity, which is provided on the heat radiating fin unit 7. Heat, which is yielded in semiconductor elements 5a and 5b owing to the operation of the power semiconductor, is conducted to the heat radiating fin unit 7 through the bonding agent layer 8 and discharged into air. In this constitution, members such as a heat radiating metal plate, grease and attaching screws can be omitted, and the number of parts is reduced to a large extent.

9日本国特許庁(JP)

印特許出職公開

砂公開特許公報(A)

昭61-265849

some Cl.

の出り関し人

做別記号

庁内整理番号

❷公開 昭和61年(1986) 11月25日

H 01 L 23/40 6835-5F

審査請求 未請求 発明の数 1 (全3頁)

49発明の名称 電力半導体装置

> **04** 瞬 昭60-108863

❷出 瞬 昭60(1985)5月20日

の発明 ф 行

大阪市阿倍野区長池町22番22号 シャープ株式会社内

宅 砂発 シャープ株式会社

正 展

大阪市阿倍野区長池町22番22号 シャープ株式会社内

大阪市阿倍野区長池町22番22号

の代 理 人 弁理士 原 鎌 三

1. 発明の名称

電力半導件整置

2. 特許請求の範囲

1. 装置冷却用の放热フィンを有し、整置内部 に設けられ上下両面に網パターンを形成した内部 国路基板上に、電気的に機能する構成部材を設け た電力半導体装置において、前配内部国際基礎下 面の網パターンは、上記放然フィンの平面部上に 、熱伝導性を有する樹脂から成る機構剤層により 接合させたことを特徴とする電力半温化装置。

3. 発明の評論な説明

(重異上の利用分野)

本発明は、空気中への食器により整置の冷却を 行うための飲熱フィンを輸入だ電力半導体装置に 関するものである。

(世来技術)。

世来、電力半導体質量は作動時の電力損失が大 き () この質力損失によって件じる党外量を電力

半導体変置単独では散散しまれないため、装置書 体に着しい温度上界を招くものであった。この温 度上界により、装置内部に設けられた半導体電子 の許容量高温度(シリコン半導体では通常125 て~150で)を超える危険性がある場合には、 電力半導体強度は、第4回に示すように、その強 置の演者電力に応じた音知能力を有する敵勢フィ ン12に装着して使用されていた。上記放焦フィ ン12はその材料として過常アルミニクムの押出 し世界が用いられ、一方の書には平陽師12.0が 形成され、他方の前には複数のひだ状の交配部(3 一が設けられている。電力半導体装置の内容に は、第5回に示すように、セラミックから減り、 胃道に調パターン15 1・15 6・15 4・15 4.および1.5 ・の影響された内部開発基準1.4が 致けられている。この内部制御基督14上には、 上記詞パクーフ15 2 - 156・15 - 15 6 そ介して入出力電子17~及び半導体電子18・ - 1.8 かを平田付けしている平田増1.6~か思慮 されている。上記一方の半導体電子188の上層

と何ペターフ1.5 6、及び前スターフ1.5 6と種 方の半導体電子186の上面は、それぞれポンデ イングフィヤ19・19により搭載されている。 このような内部回路基板14は、その下面に形成 された上記期パターン15・を介して学田層20 の半田により放熱用金属板21に半田付けされて いる。上記の放熱用金属板21 は無伝導率の高い 顕版に酸化防止用のニッケルメッキ等の表面処理 を施したものであり、ある程度の放然機能を有す るものである。上記の此無用金属板21の上面は **内部回路基板の半田付けを容易にするために、ま** た正面は他の放無罪である放無フィン1.2への資 着を容易にするために、それぞれ平坦な構造にな っている。放然用金属板21上には電力半温体質 置の外数の一部を形成する外件2.2 が設けられ、 放熱用金属板21及び外降22により形成される 容易中には、樹脂を充填して内部の精液部材を保 置するための内質組織層 2.3 が形成されている。 この内質個語層23上には、電力半導体質量の上 部外数を形成し、電子17~を固定するための外

れるので、約0 ア VV 程度の無量液が存在する ことになる。

ところが、上記を乗の構造では、飲料用金属板2.1 と改熟フィン1.2 の場合には。これら二者個にグリス第2.5 を設け、取付ビスタ 8.2 8によりビス止めして固定するものであるため。値立て作業が非常に手間取るという欠点があった。また、放無用としての放無フィン1.2 を別に設けているため、放無用金属板2.1 は不必要なものとなっており、これに起因して郵品点数の増加及びコストフィブを招乗するといった問題点を育する。(発明の目的)

本発明は、上記後来の問題点を考慮してなされたものであって、電力半導体装置が顕著を接着利用の放焦フィンに対する電力半導体装置の装着を接着利にて行うことにより、製品成散の減少及び建立作業の製造化をはかることが出来、ひいてはコストダウンを達成することができる電力半導体装置の賃貸を目的とするものである。

" O RE MISTER NO 1

強制をしまるが意味されている。

以上のように、単導体電子(音)、作品を介持 飲無用金属値でしまでの単位導性を発達した場合 により、上記で書籍の無理状は1~1.25でした なる。しかし、仮に上記並無用金属をなってか草み 用金属板21から空気中への無度放は約10℃ となり、単連体電子18 1 18 1での情景電力 モ20Wとすると、上記事業株置子180、18 かの温度は2000でを超大ることになる。後ょて 先達した意思フェントでは、東京原が国際企業 るものである。 放然フィン1・2 に対する電力率名 体装置の装着は、第4回のように前配放射用金属 板2.1と放映フィン12の平面値12.0との間に 熱伝薬性の食いグリス層 2-5 を設け、解記水神 1 2、飲熱用金属板21及び放飾フィン12を、そ れぞれのヒスド連孔26-26-27-27に同 道した取付とス2.8~2.8により固定されている ・ 向、上記グリス層で5により、放射用金属値1 「及び・政無フィン」で関の無量抗は小さく関係ら

本発明の電力半導体管置は、管室清和用の設施 フィンを有し、資産内部に設けられ上下同間に調 パグーンを形成した内部回路高級上に、電気的に 機能する構成部分を設けた電力平準体質置に沿い で、即配内部回路高級下回の調料ターンは、上記 放動フィンの平面部上に、熱伝源性を有する場態 から液率接着開催により接合させたことにより、 部品点数を開催しかつ建立作業を開催化できるように構成したことを等性とするものである。 (質質例)

本発明の一貫義資を第1箇所主張。1 固に違っい て以下に更明する。

電力半導体質量の内部には、電質的差異性が高くかつ熱伝導率の高いセラミックを基材として影響され時間高級として影響する内部問題基級1が設けられている。この内部問題基板1の上側には例パターンである。2 6・2 c・2 4 が形成されており、下面には例パターンであたには、人出力場子もあるび半準体気である。を所定の関係をといても出げ

けした半田着子・ナが形成されている。また南水 ターン20・2と上にはそれぞれ人出力電子46 と半導体業子50が半田層3により半田付けされ ており、さらに何パターン24上には半田層3に より入出力量子(cが半田付けされている。上紀 の半導体素子5 a 切上面と網パターン2 b、及び この頃パターンでもと半導体電子5-bとはそれぞ れポンディングウイヤ 6・6によりポンディング され結構されている。上記のボンディングワイヤ 6は、半導体素子5 *・5 かの電接容量に応じて 延任200~500 pのアルミニウム短回いは会 線が適宜用いられる。このような戸部回路基板1 は、アルミニウムの押出し型材から成る放焦フィ ン1の平面状を成す平面部7 = に貼着されている 、上記放然フィン1の平面部1.2とは反対層の面 には、同一重量で重熱効果を高めるため複数のひ だ状の突起部7 5 一が形成されている。放然フィ ン1は、この飲料フィン1が用いられを電力半導 体装置の使用条件及び使用目的に応じてその大き さ及び形状が決定される。また散然フィン1は熱

伝導性がよく軽量がつ安値であることが要求され ており、前速したブルミニケムの押出し型すが出 奴的これらの条件に適合し得るものとして利用さ れる。何、上記内部回路基板1と放然フィンでは、 、放無フィン1の好賞がアルミニクムであるため 半田付けによる複合は不可能である。このため、 放禁フィン1の材料を他の半田付性の良い調まだ はニッケル等に置き換えるが、置いば放禁フィン 7にタッキ処理を施すことも考えられるが、これ **今の方在は放然フィン1の大型化に呼応してコス** ト高を招くものである。よって本装置では放焦プ インでに無伝導性を有する樹脂の接着剤から成る 極着網層 B がスクリープ印刷されており、この情 着前層 8 により内閣回路基板1 が放然フィンプに 貼着されている。また上記放魚フィン1には、電 力半導体装置の外数の一部を形成し、上記内側回 断書被1に設けられた部材を製造から関う円筒状 の外枠9が別の後署利用8、により貼着されてい る。上記の外枠9及び放然フィンフにより形成さ れた書意状の内閣には、同じく内閣に及けられた

平連体素子5 a - 5 b の資面の保護及び東ンティングワイヤ6 - 6 の物理的概要からの保護のため、樹脂の充氧により内装掛階層 1 0 が形成されている。この内装掛階層 1 0 の樹脂は、住人時には微伏であり、住人後はデル化されるものである。上記の内容機能層 1 0 上には、非難度の上部外後を形成して、ボキン役割から扱る外質機能層 1 1 か形成されている。この外質機能層 1 1 により漢子4 a - 4 b - 4 c が固定されている。

上記の構象において、電力半導体の作動により 半導体電子5.a.5 bから発生された懸は半田層 3.3、調バチーン2.a.2.c. モデミック部板 1、調バターン2.a.D.び後着製着8.を延出して放 熱フィン1に伝達される。そして、この試験フィ ン1から上記の無が空気中へ散出されることによ り、半導体電子5.a.5 bが冷却される。上記の 熱の伝達過程において、無は半導体電子5.a.5 b下方の放熱フィン1の方側へ伝導されると同時 に表方向へも伝導され、第2.回に示すように、無 の伝達方向の中心軸に対しておよそ4.5 の低か りをもって伝導されることが知られている。今、 然の伝わを媒体の熱伝道率そメ (col//で 。 col 、この媒体の厚みぞ ((col) 、 個体の質値積 そ S (col) とすると、この媒体の熱性抗り (で v) ば、

で質的される。ここで、電力率導体強慢に立て用いられるセラミック系数1の厚み0.6m。関バターン2a 2b・2c・2d・2m厚み0.1~0.5m程度のものを想定すると、半導体素子5a 5bかの接着預度8に至るまでの距離ば約1mとなる。今考えている電力半導体素子5a 5bの大きさを仮に1m角とすると、接着層面8m分の無分率に等今する瞬間積5は、5 - (4+2 に 6m245)) (4 - 0.7、1-0.1)。すなわち9 = 角程度の大きさになる。接着層層6に厚み10-0g 無佐事率はご1×1.0 (4 - 0.7) に の) 程度の場面を使用す

れば、(1)式より接着網層。8の無抵抗がは、か ≈0.3 ひゃとなる。一方、従来の電力半導体質 置の場合は、第3回に示すように、半田層20人 放然用金属板21及びグリス層25が本位置の接 着用層8の代わりに存在することになる。しかし これらの部材の熱伝導率は、半田塔20の無伝導 平 1 - 8 × 1 0 * (cal/ t · s · G) 、 解を基 材とする放無用金属版21の熱伝達率1-9.2× 10° (cal/で・・・・・) で示されるように、 上記接着利用 8 の熱伝導率 A = 1 × 1 0 つ し cat /て・3・四)よりも相当高く。無視し得るもの である。世来の電力半導体装置において熱伝導上 大きく影響するのば散熱用金属版で1と放験フィ ン12との接触部の無低抗であり、この無抵抗は 0 ≈ 0.2 ♥ 程度となる。よって解記本質量の 接着利用8の無抵抗さは上記従来方式の無抵抗さ に近い値であり、接着前着 8 に通常用いられる熱 伝承率の高いものを使用すれば、健康の整置に対 して放無機における劣化は殆ど相楽しない。ま た、本語質の飲料機能をさらに向上させるには、

品点数が大権に衝離される。生た上記数何セスを 神道するため外岸及び放射フェン等に形成されて いた数何ピス神道孔も必要でなくなり、これによ り加工工数が減少される。また上記部品点数の減 少及び上記内部回路基板における放照フィンへの 機管層による取付け改良により、通立性繋が大幅 に確常化される。さらに、以上の部品点数の減少 、加工工数の減少及び通立で作業の需素化等によ り、コストチウンを促し得る等の優れた効果を実 する。

4. 図面の簡単な説明

第1回は本発明の一質難例を示す動画図。第2 回は第1回に示した電力半導体整置の熱伝導の状態を示す模式図。第3回は従来の電力半導体装置 の無伝導の状態を示す模式図、第4回は従来例を 示す正面図、第5回は第4回に示した電力半導体 集置の内部を示す新画図である。

1 は内部関係書数、2 a)・2 b・2 c・2 d・2 e は網パターン、3 は学田層、4 a 4 b・4 c・12 出力増子 5 a 5 b は学導体業子、6 は

伊書所層 8 の終伝導率 1 を 1 = 2 × 1 0 * (call / で) 以上に位定すれてよく、これにより無低値 - 5 以上に位定すれてよく、これにより無低値 - 5 以下となり従来方式以上の放急効果が得みれる。上記授書所層 8 を形成する原理 単を向上させるには、推電所層 8 を形成する原理 利への高熱伝導率 光端的の配合率 や増加すれば良いが、その反面、授書機能が劣化される。しかし、人田力増子 1 a 4 b 4 c が発望機関層 1 1 により固定されているので発度的に問題はない。このため、授者所層 8 の授書解の授書機能をある程度健性にすることにより本知識の放無機能をある程度健性にすることにより本知識の放無機能を可上させることに実用上可能である。

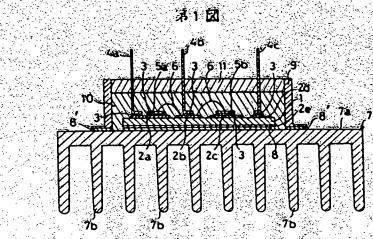
(発明の効果)

本発明の電力半導体装置は、以上のように、電 力半導体装置の外数の一部で形成する。外件及び下 菌に構ジャーンを有する内部回路基数をこの例が ターンを介して、放送フェンの平面部に無信導性 を有する部面から成る接着層により貼着した構造 である。それ故。従来用いられていた放然用金額 板、ケリス、取付ビス等の部分が不要になり、部

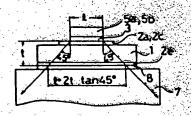
ボンディングライヤ、1 住政族ライン、8 日後地 財産、9 日外枠、1 6 日内質出版権 ししば外籍 出産者である。

> 条件出議人 ツキーア株式会社 代理人 弁理士 庫 準

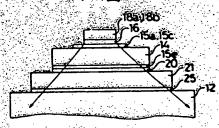




第2図



第3図



第4図

